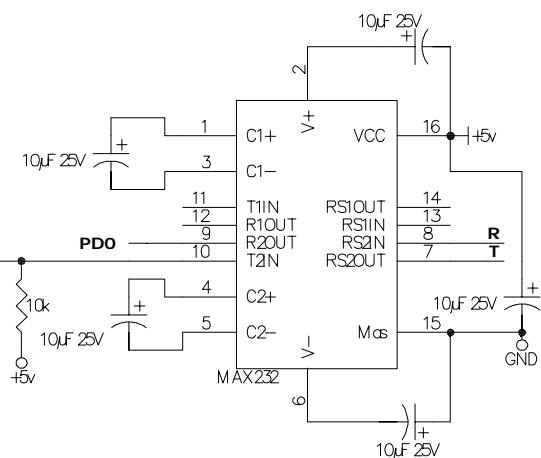


CPU_3a I/O HEADER

PE7	
PE3	
PE6	
PE2	
PE5	
PE1	
PE4	
PE0	
XIRQ	
IRQ	
PA0	
PA1	
PA2	
PA3	
PA4	
PA5	
PA6	
PA7	
PD4	
PD5	
PD2	
PD3	
PD0	
PD1	
+5V	—+5V
GND	—GND
26	

Important :
Fermer (par un point de soudure)
LK4 et LK5 sur la carte CPU_3a

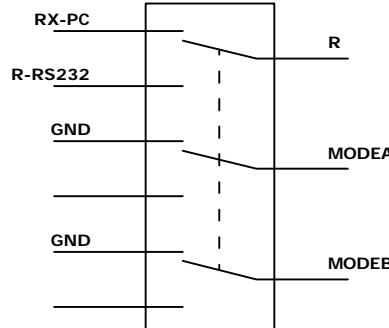


ST4 MCMTII

1	R-RS232 à raccorder à l'intérieur de MCMTII
2	
3	
4	PA5 ————— GND
5	
6	
7	GND ————— GND
8	
9	
10	PA6 ————— GND
11	
12	
13	
14	ST4A+ ————— GND
15	

Afficheur (facultatif)

GND	—GND
Vcc	—+5V
Crst	
RS	
R/V	
E	
D0	
D1	
D2	
D3	
D4	—PD2
D5	—PD3
D6	—PD4
D7	—PD5
1	
2	
3	
4	
5	
6	
7	
8	
9	
10	
11	
12	
13	
14	



DB9 PC

1	TX-PC
2	RX-PC
3	GND
4	GND
5	GND
6	GND
7	GND
8	GND
9	GND

Interrupteur triple qui enclenche le mode programmation:
raccorder les couples
MODEA-GND et
MODEB-GND sur les
connecteur LK1 et LK2
de la carte CPU_3a

Codeur

PE4	1	Ua5
PA1	2	Ua2
	3	Ua2
	4	Ua0
	5	Ua1
+5V	6	Up
GND	7	0V
XIRQ	8	Ua0
PA2	9	Ua1